



Contribution ID: 40

Type: **not specified**

Development of an ASIC for Straw and MicroMegaS detectors of SPD NICA

Tuesday 24 October 2023 16:30 (20 minutes)

В докладе приводится описание выводов 32-х канальной интегральной микросхемы (ИС) AST-SPD, через которые она будет связана с системой сбора данных DAQ, а точнее с микросхемой FPGA, через которую будет вход в DAQ. Описывается, какие сигналы синхронизации и управления ИС должна получать от FPGA, по какой шине и в каком формате данные передаются от ИС в FPGA. Будут представлены блок схема ИС и временные диаграммы сигналов между ИС и FPGA.

Presenter: SOLIN, Alexander (INP BSU)

Session Classification: Hardware